

<b>Введение</b> .....	3
<b>Глава 1. ВЫЧИСЛИТЕЛЬНЫЕ УСТРОЙСТВА И МАШИНЫ. ОСНОВНЫЕ ПРИНЦИПЫ</b> .....	7
1.1. Вычислительные устройства и приборы, история вопроса .....	8
1.2. Информация, кодирование и обработка в ЭВМ .....	17
1.3. Логические основы и элементы ЭВМ .....	43
1.4. Технологии электронных схем .....	62
1.5. Алгоритмы и программы .....	73
<b>Глава 2. АРХИТЕКТУРА И СТРУКТУРА ЭЛЕКТРОННЫХ ВЫЧИСЛИТЕЛЬНЫХ МАШИН И СИСТЕМ</b> .....	82
2.1. Классы вычислительных машин и систем .....	85
2.2. Узлы ЭВМ .....	92
2.3. Базовые представления об архитектуре ЭВМ .....	106
2.4. Классы и архитектуры вычислительных систем и суперкомпьютеров .....	116
<b>Глава 3. ПРОЦЕССОРЫ: МИКРОАРХИТЕКТУРЫ И ПРОГРАММИРОВАНИЕ</b> .....	138
3.1. Общее представление о структуре и архитектуре процессоров .....	138
3.2. Технологии повышения производительности процессоров и эффективности ЭВМ .....	144
3.3. Микроархитектуры процессоров Intel .....	163
3.4. Микроархитектуры AMD .....	183
3.5. Системы команд x86. Макроассемблер .....	196

---

<b>Глава 4. АРХИТЕКТУРЫ ОБРАМЛЕНИЯ. ИНТЕРФЕЙСЫ, ОПЕРАТИВНАЯ ПАМЯТЬ</b> . . . . .	246
4.1. Организация оперативной памяти . . . . .	246
4.2. Конкретные системы памяти . . . . .	258
4.3. Внутренние интерфейсы . . . . .	273
4.4. Интерфейсы периферийных устройств . . . . .	288
4.5. Архитектуры набора микросхем системной платы (чипсет) . . . . .	295
<b>Заключение</b> . . . . .	304
<b>Список литературы</b> . . . . .	306
<b>Приложение 1. Глоссарий терминов и сокращений (русский язык)</b> . . . . .	308
<b>Приложение 2. Глоссарий терминов (английский язык)</b> . . . . .	330
<b>Приложение 3. Код ASCII</b> . . . . .	347
<b>Приложение 4. Набор команд x86</b> . . . . .	353